

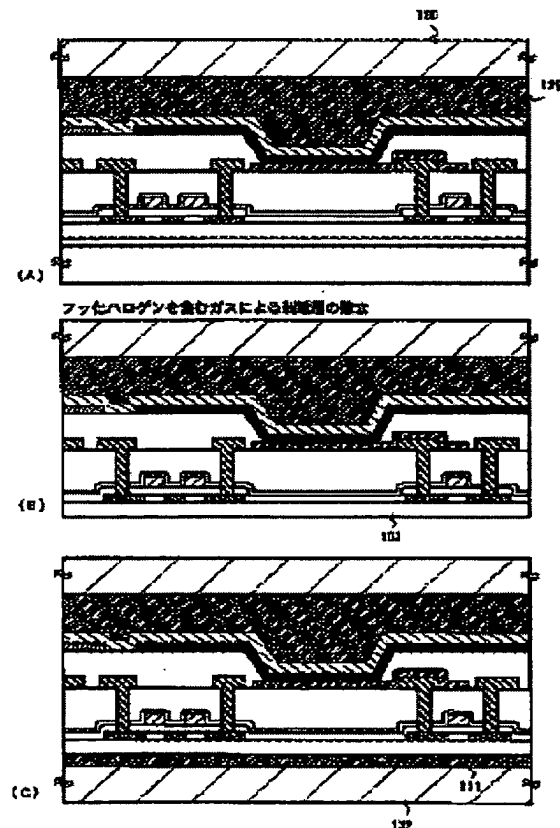
PRODUCTION METHOD OF DISPLAY DEVICE

Patent number: JP2001272923
Publication date: 2001-10-05
Inventor: YAMAZAKI SHUNPEI; NAKAJIMA SETSUO
Applicant: SEMICONDUCTOR ENERGY LAB
Classification:
 - international: **G02F1/13; G02F1/1333; G09F9/00; G09F9/30; H01L21/336; H01L29/786; H05B33/14; G02F1/13; G09F9/00; G09F9/30; H01L21/02; H01L29/66; H05B33/14; (IPC1-7): G09F9/00; G02F1/13; G02F1/1333; G09F9/30; H01L21/336; H01L29/786; H05B33/14**
 - european:
Application number: JP20010005860 20010115
Priority number(s): JP20010005860 20010115; JP20000008403 20000117

Report a data error here

Abstract of JP2001272923

PROBLEM TO BE SOLVED: To provide technique for manufacturing a high-performance display device by using a plastic supporting body. **SOLUTION:** After forming a release layer on an element formation substrate and forming a semiconductor device and a light emitting element furthermore on it, a fixed substrate 130 is stuck together with a first adhesive 129 on the light emitting element. By exposing in the gas including a halogen fluoride in this state, the release layer is removed and the element formation substrate is peeled. Then, a substrate to be stuck 132 consisting of the plastic supporting body is laminated instead of the peeled element formation substrate.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-272923

(P 2 0 0 1 - 2 7 2 9 2 3 A)

(43) 公開日 平成13年10月5日 (2001. 10. 5)

(51) Int. Cl. ⁷	識別記号	F I	テ-マコード (参考)
G09F 9/00	338	G09F 9/00	338
G02F 1/13	101	G02F 1/13	101
1/1333	500	1/1333	500
G09F 9/30	338	G09F 9/30	338
H01L 29/786		H05B 33/14	A
審査請求 未請求 請求項の数 9 O L (全11頁) 最終頁に続く			

(21) 出願番号 特願2001-5860 (P 2001-5860)

(22) 出願日 平成13年1月15日 (2001. 1. 15)

(31) 優先権主張番号 特願2000-8403 (P 2000-8403)

(32) 優先日 平成12年1月17日 (2000. 1. 17)

(33) 優先権主張国 日本 (J P)

(71) 出願人 000153878

株式会社半導体エネルギー研究所
神奈川県厚木市長谷398番地

(72) 発明者 山崎 舜平

神奈川県厚木市長谷398番地 株式会社半
導体エネルギー研究所内

(72) 発明者 中嶋 節男

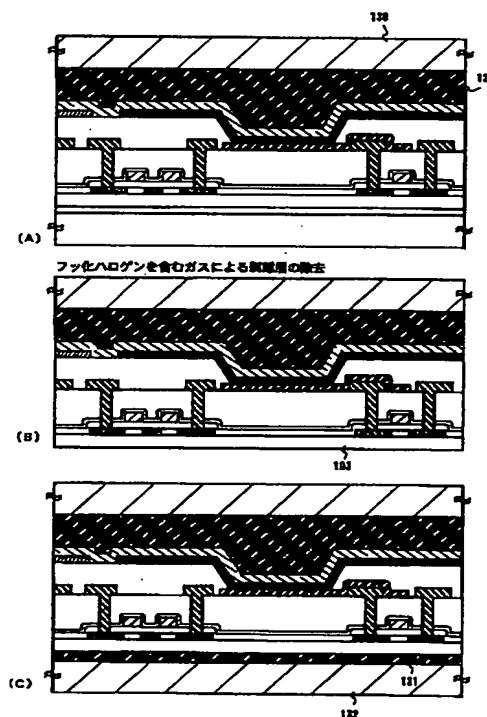
神奈川県厚木市長谷398番地 株式会社半
導体エネルギー研究所内

(54) 【発明の名称】 表示装置の作製方法

(57) 【要約】

【課題】 プラスチック支持体を用いて高性能な表示装置を作製するための技術を提供する。

【解決手段】 素子形成基板上に剥離層を形成し、さらにその上に半導体素子及び発光素子を形成した後、発光素子の上に第1接着剤129により固定基板130を貼り合わせる。この状態でフッ化ハロゲンを含むガス中に晒すことにより剥離層が除去され素子形成基板が剥離される。その後、剥離された素子形成基板の代わりにプラスチック支持体からなる貼り合わせ基板132を貼り合わせる。



【特許請求の範囲】

【請求項 1】素子形成基板の上に剥離層を形成し、該剥離層の上に絶縁膜を形成し、該絶縁膜の上に発光素子を形成し、該発光素子の上に第 1 接着剤を用いて固定基板を貼り合わせ、該固定基板を貼り合わせた後にフッ化ハロゲンを含むガスに晒すことにより前記剥離層を除去し、前記絶縁膜と貼り合わせ基板とを第 2 接着剤を用いて貼り合わせることを特徴とする表示装置の作製方法。

【請求項 2】素子形成基板の上に剥離層を形成し、該剥離層の上に絶縁膜を形成し、該絶縁膜の上に半導体素子を形成し、該半導体素子に電氣的に接続される発光素子を形成し、該発光素子の上に第 1 接着剤を用いて固定基板を貼り合わせ、該固定基板を貼り合わせた後にフッ化ハロゲンを含むガスに晒すことにより前記剥離層を除去し、前記絶縁膜と貼り合わせ基板とを第 2 接着剤を用いて貼り合わせることを特徴とする表示装置の作製方法。

【請求項 3】素子形成基板の上に剥離層を形成し、該剥離層の上に絶縁膜を形成し、該絶縁膜の上に活性層、ゲート絶縁膜及びゲート電極を形成し、前記ゲート絶縁膜、前記絶縁膜及び前記剥離層に開口部を形成し、前記ゲート電極を覆って第 1 層間絶縁膜を形成し、前記第 1 層間絶縁膜の上に配線及び画素電極を形成し、前記第 1 層間絶縁膜、前記ゲート絶縁膜及び前記絶縁膜に開口部を形成して前記剥離層を露出させ、フッ化ハロゲンを含むガスに晒すことにより前記剥離層を除去し、前記配線及び前記画素電極を覆って第 2 層間絶縁膜を形成し、該第 2 層間絶縁膜をエッチングして前記画素電極を露出させ、前記画素電極の上に発光性材料及び陰極を形成し、該陰極の上に第 1 接着剤を用いて固定基板を貼り合わせ、該固定基板を貼り合わせた後、前記素子形成基板を前記第 1 層間絶縁膜と分離して、前記絶縁膜と貼り合わせ基板とを第 2 接着剤を用いて貼り合わせることを特徴とする表示装置の作製方法。

【請求項 4】請求項 1 乃至請求項 3 のいずれかにおいて、前記第 1 接着剤としてポリイミド、アクリルもしくはエポキシ樹脂を用いることを特徴とする表示装置の作製方法。

【請求項 5】請求項 1 乃至請求項 4 のいずれかにおいて、前記貼り合わせ基板として前記固定基板と同一の材料を用いることを特徴とする表示装置の作製方法。

【請求項 6】素子形成基板の上に剥離層を形成し、該剥離層の上に絶縁膜を形成し、該絶縁膜の上に第 1 ストライプ電極を形成し、第 2 ストライプ電極の形成された固定基板をシール剤により前記素子形成基板の上に貼り合わせ、前記第 1 ストライプ電極と前記第 2 ストライプ電極との間に液晶を注入し、該液晶を注入した後にフッ化ハロゲンを含むガスに晒すことにより前記剥離層を除去し、前記絶縁膜と貼り合わせ基板とを第 2 接着剤を用いて貼り合わせることを特徴とする表示装置の作製方法。

【請求項 7】素子形成基板の上に剥離層を形成し、該剥

離層の上に絶縁膜を形成し、該絶縁膜の上に活性層、ゲート絶縁膜及びゲート電極を形成し、前記ゲート電極を覆って第 1 層間絶縁膜を形成し、前記第 1 層間絶縁膜の上に配線及び画素電極を形成し、対向電極を設けた固定基板をシール剤により前記素子形成基板の上に貼り合わせ、前記画素電極と前記対向電極との間に液晶を注入し、該液晶を注入した後にフッ化ハロゲンを含むガスに晒すことにより前記剥離層を除去し、前記絶縁膜と貼り合わせ基板とを第 2 接着剤を用いて貼り合わせることを特徴とする表示装置の作製方法。

【請求項 8】請求項 6 または請求項 7 において、前記第 1 接着剤としてポリイミド、アクリルもしくはエポキシ樹脂を用いることを特徴とする表示装置の作製方法。

【請求項 9】請求項 6 または請求項 7 において、前記貼り合わせ基板として前記固定基板と同一の材料を用いることを特徴とする表示装置の作製方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、電極間に発光性材料を挟んだ素子（以下、発光素子という）を有する装置（以下、発光装置という）もしくは電極間に液晶を挟んだ素子（以下、液晶素子という）を有する装置（以下、液晶表示装置という）の作製方法に関する。なお、発光装置及び液晶表示装置を総称して表示装置と呼ぶ。

【0002】また、上記発光性材料は、一重項励起もしくは三重項励起または両者の励起を経由して発光（燐光および／または蛍光）するすべての発光性材料を含むものとする。

【0003】

【従来の技術】近年、EL (Electro Luminescence) が得られる発光性材料（以下、EL 材料という）を利用した発光素子（以下、EL 素子という）を用いた発光装置（以下、EL 表示装置という）の開発が進んでいる。EL 表示装置は、陽極と陰極との間に EL 材料を挟んだ構造の EL 素子を有した構造からなる。この陽極と陰極との間に電圧を加えて EL 材料中に電流を流すことによりキャリアを再結合させて発光させる。即ち、EL 表示装置は発光素子自体に発光能力があるため、液晶表示装置に用いるようなバックライトが不要である。さらに視野角が広く、軽量であり、且つ、低消費電力という利点をもつ。

【0004】このような EL 表示装置を利用したアプリケーションは様々なものが期待されているが、特に EL 表示装置の厚みが薄いこと、従って軽量化が可能であることにより携帯機器への利用が注目されている。そのため、フレキシブルなプラスチックフィルムの上に発光素子を形成することが試みられている。

【0005】しかしながら、プラスチックフィルムの耐熱性が低いためプロセスの最高温度を低くせざるを得ず、結果的にガラス基板上に形成する時ほど良好な電気

特性のTFTを形成できないのが現状である。そのため、プラスチックフィルムを用いた高性能な表示装置は実現されていない。

【0006】

【発明が解決しようとする課題】本発明はプラスチック支持体（可撓性のプラスチックフィルムもしくはプラスチック基板を含む。）を用いて高性能な表示装置を作製するための技術を提供することを課題とする。

【0007】

【課題を解決するための手段】本発明は、プラスチックに比べて耐熱性のある基板（ガラス基板、石英基板、シリコン基板、金属基板もしくはセラミックス基板）の上に必要な素子を形成し、後にそれらの素子を室温の処理によりプラスチック支持体に移すことを特徴とする。

【0008】なお、前記必要な素子とは、アクティブマトリクス型の表示装置ならば画素のスイッチング素子として用いる半導体素子（典型的には薄膜トランジスタ）もしくはMIM素子並びに発光素子もしくは液晶素子を指す。また、パッシブ型の表示装置ならば発光素子もしくは液晶素子を指す。また、プラスチック支持体としてはPES（ポリエチレンサルファイド）、PC（ポリカーボネート）、PET（ポリエチレンテレフタレート）もしくはPEN（ポリエチレンナフタレート）を用いることができる。

【0009】本発明では上記素子をシリコン膜（シリコンゲルマニウム膜も含む）からなる剥離層の上に形成しておき、最終工程にてフッ化ハロゲンを含むガスを用いて剥離層を除去する。その結果、各素子と前記基板とが分離されるので、その後、素子をプラスチック支持体に接着することが可能となる。このフッ化ハロゲンによるシリコン膜のエッチングは室温で容易に進行するため、耐熱性の低い発光素子を形成した後であっても問題なく行うことができる。

【0010】フッ化ハロゲンとは化学式 XF_n （Xはフッ素以外のハロゲン、nは整数）で示される物質であり、一フッ化塩素（ ClF ）、三フッ化塩素（ ClF_3 ）、一フッ化臭素（ BrF ）、三フッ化臭素（ BrF_3 ）、一フッ化ヨウ素（ IF ）もしくは三フッ化ヨウ素（ IF_3 ）を用いることができる。また、シリコン膜は結晶質シリコン膜であっても非晶質シリコン膜であっても良い。このフッ化ハロゲンは、シリコン膜と酸化シリコン膜との選択比が大きく、シリコン膜の選択的なエッチングが可能である。

【0011】なお、上述のフッ化ハロゲンにシリコン膜を晒すだけでシリコン膜はエッチングされるが、他のフッ化物（四フッ化炭素（ CF_4 ）もしくは三フッ化窒素）であってもプラズマ状態とすることで本発明に用いることは可能である。

【0012】

【発明の実施の形態】本発明の実施の形態について図

1、2を用いて説明する。なお、図1、2に示したのは画素部における作製工程を示す断面図である。また、本実施の形態によって作製される画素の上面図を図3に示す。図3に用いた符号は図1、2で用いた符号に対応している。

【0013】図1（A）において、101は素子が形成される基板（以下、素子形成基板という）であり、その上には非晶質シリコン膜からなる剥離層102が100～500nm（本実施の形態では300nm）の厚さに形成される。本実施の形態では素子形成基板101としてガラス基板を用いるが、石英基板、シリコン基板、金属基板もしくはセラミックス基板を用いても構わない。なお、本明細書中では、半導体素子もしくは発光素子が形成された基板全体を指して素子形成基板と呼ぶ場合もある。

【0014】また、剥離層102の成膜は減圧熱CVD法、プラズマCVD法、スパッタ法もしくは蒸着法を用いれば良い。剥離層102の上には酸化シリコン膜からなる絶縁膜103が200nmの厚さに形成される。絶縁膜103の形成は減圧熱CVD法、プラズマCVD法、スパッタ法もしくは蒸着法を用いれば良い。

【0015】また、絶縁膜103の上には結晶質シリコン膜104が50nmの厚さに形成される。結晶質シリコン膜104の形成方法としては公知の手段を用いることが可能である。固体レーザーもしくはエキシマレーザーを用いて非晶質シリコン膜をレーザー結晶化させても良いし、非晶質シリコン膜を加熱処理（ファーンズアニール）により結晶化させても良い。

【0016】次に、図1（B）に示すように、結晶質シリコン膜104をパターニングして島状の結晶質シリコン膜（以下、活性層という）105、106を形成する。そして活性層を覆って酸化シリコン膜からなるゲート絶縁膜107を80nmの厚さに形成する。さらに、ゲート絶縁膜107の上にゲート電極108、109を形成する。本実施の形態ではゲート電極108、109の材料として、350nm厚のタングステン膜もしくはタングステン合金膜を用いる。勿論、ゲート電極の材料としては他の公知の材料を用いることができる。

【0017】そして、ゲート電極108、109をマスクとして周期表の13族に属する元素（代表的にはボロン）を添加する。添加方法は公知の手段を用いれば良い。こうしてp型の導電型を示す不純物領域（以下、p型不純物領域という）110～114が形成される。また、ゲート電極の直下にはチャネル形成領域115～117が画定する。なお、p型不純物領域110～114はTFTのソース領域もしくはドレイン領域となる。

【0018】次に、図1（C）に示すように、窒化シリコン膜を50nmの厚さに形成し、その後、加熱処理を行って添加された周期表の13族に属する元素の活性化を行う。この活性化はファーンズアニール、レーザーア

ニールもしくはランプアニールにより行うか、又はそれらを組み合わせて行えば良い。本実施の形態では500℃4時間の加熱処理を窒素雰囲気で行う。

【0019】活性化が終了したら、水素化処理を行うと効果的である。水素化処理は公知の水素アニール技術もしくはプラズマ水素化技術を用いれば良い。

【0020】次に、図1(D)に示すように、酸化シリコン膜からなる第1層間絶縁膜119を800nmの厚さに形成し、コンタクトホールを形成して配線120～123を形成する。第1層間絶縁膜119としては他の無機絶縁膜を用いても良いし、樹脂(有機絶縁膜)を用いても良い。本実施の形態では配線120～123としてチタン/アルミニウム/チタンの三層構造からなる金属配線を用いる。勿論、導電膜であれば如何なる材料を用いても良い。配線120～123はTFTのソース配線もしくはドレイン配線となる。

【0021】この状態でスイッチング用TFT201及び電流制御用TFT(駆動用TFT)202が完成する。本実施の形態ではどちらのTFTもpチャネル型TFTで形成される。但し、スイッチング用TFT201はゲート電極が活性層をニカ所で横切るように形成されており、二つのチャネル形成領域が直列に接続された構造となっている。このような構造とすることでオフ電流値(TFTがオフされた時に流れる電流)を効果的に抑制することができる。

【0022】また、同時に図3(A)、(B)に示すように保持容量301が形成される。保持容量301は活性層と同時に形成された半導体層302、ゲート絶縁膜107及びゲート電極109で形成される下側保持容量と、ゲート電極109、第1層間絶縁膜119及び配線123で形成される上側保持容量とで形成される。また、半導体層302は配線123と電氣的に接続されている。

【0023】次に、図1(D)に示すように、透明導電膜(代表的には酸化インジウムと酸化スズとの化合物膜)を100nmの厚さに形成し、パターニングにより画素電極124を形成する。このとき、配線122と画素電極124とはオーミック接触をする。従って、画素電極124と電流制御用TFT202とは電氣的に接続される。また、画素電極124はEL素子の陽極として機能する。

【0024】画素電極124を形成したら、酸化シリコン膜からなる第2層間絶縁膜125を300nmの厚さに形成する。そして、開口部126を形成し、70nm厚の有機EL層127及び300nm厚の陰極128を蒸着法により形成する。本実施の形態では有機EL層127として20nm厚の正孔注入層及び50nm厚の発光層を積層した構造を用いる。勿論、発光層に正孔注入層、正孔輸送層、電子輸送層もしくは電子注入を組み合わせた公知の他の構造を用いても良い。

【0025】本実施の形態では、正孔注入層としてCuPc(銅フタロシアニン)を用いる。この場合、まず全ての画素電極を覆うように銅フタロシアニンを形成し、その後、赤色、緑色及び青色に対応する画素ごとに各々赤色の発光層、緑色の発光層及び青色の発光層を形成する。形成する領域の区別は蒸着時にシャドーマスクを用いて行えば良い。このようにすることでカラー表示が可能となる。

【0026】なお、緑色の発光層を形成する時は、発光層の母体材料としてAlq₃(トリス-8-キノリノラトアルミニウム錯体)を用い、キナクリドンもしくはクマリン6をドーパントとして添加する。また、赤色の発光層を形成する時は、発光層の母体材料としてAlq₃を用い、DCJT、DCM1もしくはDCM2をドーパントとして添加する。また、青色の発光層を形成する時は、発光層の母体材料としてBAIq₃(2-メチル-8-キノリノールとフェノール誘導体の混合配位子を持つ5配位の錯体)を用い、ベリレンをドーパントとして添加する。

【0027】勿論、本発明では上記有機材料に限定する必要はなく、公知の低分子系有機EL材料、高分子系有機EL材料もしくは無機EL材料を用いることが可能である。高分子系有機EL材料を用いる場合は塗布法を用いることもできる。

【0028】また、一重項励起を経由する発光性材料だけでなく三重項励起を経由する発光性材料を用いることも可能である。即ち、蛍光を発光する発光性材料だけでなく燐光を発光する発光性材料を用いることも可能である。

【0029】以上のようにして、画素電極(陽極)124、有機EL層127及び陰極128からなるEL素子(図3(B)において305で示される)が形成される。本実施の形態ではこのEL素子が発光素子として機能する。

【0030】次に、図2(A)に示すように、第1接着剤129により素子を固定するための基板(以下、固定基板という)130を貼り合わせる。本実施の形態では固定基板130として可撓性のプラスチックフィルムを用いるが、ガラス基板、石英基板、プラスチック基板、シリコン基板もしくはセラミックス基板を用いても良い。また、第1接着剤129としては、後に剥離層102を除去する際に選択比のとれる材料を用いる必要がある。

【0031】代表的には樹脂からなる絶縁膜を用いることができ、本実施の形態ではポリイミドを用いるが、アクリル、ポリアミドもしくはエポキシ樹脂を用いても良い。なお、EL素子から見て観測者側(表示装置の使用側)に位置する場合は、光を透過する材料であることが必要である。

【0032】図2(A)のプロセスを行うことによりE

EL素子を完全に大気から遮断することができる。これにより酸化による有機EL材料の劣化をほぼ完全に抑制することができ、EL素子の信頼性を大幅に向上させることができる。

【0033】次に、図2(B)に示すように、EL素子の形成された基板全体を、フッ化ハロゲンを含むガス中に晒し、剥離層102の除去を行う。本実施の形態ではフッ化ハロゲンとして三フッ化塩素(ClF₃)を用い、希釈ガスとして窒素を用いる。希釈ガスとしては、アルゴン、ヘリウムもしくはネオンを用いても良い。流量は共に500 sccm (8.35×10⁻⁶ m³/s)とし、反応圧力は1~10 Torr (1.3×10¹~1.3×10¹ Pa)とすれば良い。また、処理温度は室温(典型的には20~27℃)で良い。

【0034】この場合、シリコン膜はエッチングされるが、プラスチックフィルム、ガラス基板、ポリイミド膜、酸化シリコン膜はエッチングされない。即ち、三フッ化塩素ガスに晒すことで剥離層102が選択的にエッチングされ、最終的には完全に除去される。なお、同じくシリコン膜で形成されている活性層105、106はゲート絶縁膜107に覆われているため三フッ化塩素ガスに晒されることがなく、エッチングされることはない。

【0035】本実施の形態の場合、剥離層102は露呈した端部から徐々にエッチングされていき、完全に除去された時点で素子形成基板101と絶縁膜103が分離される。このとき、TFT及びEL素子は薄膜を積層して形成されているが、固定基板130に移された形で残る。

【0036】なお、ここでは剥離層102が端部からエッチングされていくことになるが、素子形成基板101が大きくなると完全に除去されるまでの時間が長くなり好ましいものではない。従って、本実施の形態は素子形成基板101が対角3インチ以下(好ましくは対角1インチ以下)の場合に実施することが望ましい。

【0037】こうして固定基板130にTFT及びEL素子に移したら、図2(C)に示すように、第2接着剤131を形成し、プラスチックフィルム132を貼り合わせる。第2接着剤131としては樹脂からなる絶縁膜(代表的にはポリイミド、アクリル、ポリアミドもしくはエポキシ樹脂)を用いても良いし、無機絶縁膜(代表的には酸化シリコン膜)を用いても良い。なお、EL素子から見て観測者側に位置する場合は、光を透過する材料であることが必要である。

【0038】こうしてガラス基板101からプラスチックフィルム132へとTFT及びEL素子に移される。その結果、二枚のプラスチックフィルム130、132によって挟まれたフレキシブルなEL表示装置を得ることができる。このように固定基板(ここではプラスチックフィルム)130と貼り合わせ基板(ここではプラス

チックフィルム)132を同一材料とすると熱膨張係数が等しくなるので、温度変化による応力歪みの影響を受けにくくすることができる。

【0039】本実施の形態により作製されたEL表示装置は、フォトリソグラフィに必要なマスク枚数がトータルで6枚と非常に少なく、高い歩留まりと低い製造コストを達成することができる。また、こうして形成されたEL表示装置は、プラスチック支持体の耐熱性に制限されることなく形成されたTFTを半導体素子として用いることができるので非常に高性能なものとすることができる。

【0040】

【実施例】〔実施例1〕本実施例では実施の形態とは異なる作製方法でEL表示装置を作製した場合の例について説明する。まず、実施の形態の説明に従って、図1

(C)の状態を得る。窒化シリコン膜118を形成した後、その上にレジスト401を形成する。そして、レジスト401をマスクとして窒化シリコン膜118、ゲート絶縁膜107、絶縁膜103、剥離層102を順次エッチングし、素子形成基板101に達する開口部402、403を形成する。(図4(A))

【0041】次に、図4(B)に示すように、レジスト401を除去した後に樹脂からなる第1層間絶縁膜404を形成する。本実施例では第1層間絶縁膜404として2μmの厚さのポリイミド膜を用いる。このとき、開口部402、403の底部にて素子形成基板101と第1層間絶縁膜404とが接着される。

【0042】次に、図4(C)に示すように、第1層間絶縁膜404にコンタクトホールを形成し、配線120~123を形成する。さらに、透明導電膜からなる画素電極124を形成する。これらの配線及び電極の形成は実施の形態と同様である。

【0043】画素電極124を形成したら、次は図4(D)に示すように、第1層間絶縁膜404、窒化シリコン膜118、ゲート絶縁膜107、絶縁膜103を順次エッチングし、剥離層102に達する開口部405、406を形成する。

【0044】次に、図4(E)に示すように、TFTの形成された基板全体を、フッ化ハロゲンを含むガス中に晒し、剥離層102の除去を行う。本実施例ではフッ化ハロゲンとして三フッ化塩素(ClF₃)を用い、希釈ガスとして窒素を用いる。流量は共に500 sccm (8.35×10⁻⁶ m³/s)とし、反応圧力は10 Torr (1.3×10¹ Pa)とする。また、処理温度は25℃とする。

【0045】本実施例の場合、開口部405、406からも三フッ化塩素ガスが侵入するため端部だけでなく基板面の内部からも剥離層102のエッチングが進行する。従って、実施の形態で説明した場合に比べて剥離層102の除去工程のスループットを向上させることがで

きる。勿論、剥離層102以外の薄膜は三フッ化塩素ガスにエッチングされることはなく、シリコン膜からなる活性層も酸化シリコン膜に保護されてエッチングされない。

【0046】このようにして剥離層102の除去工程を行うと、図4(E)に示すように開口部402、403の底部にて第1層間絶縁膜404により素子形成基板101が接着された状態となる。実際には、図6に示すように画素の各所に開口部402、403が形成されるため十分な強度で接着しておくことが可能である。また、本実施例に従えば素子形成基板101が対角3インチ以上であっても十分に本発明を実施することが可能である。

【0047】次に、図5(A)に示すように、開口部126を設けた第2層間絶縁膜407を形成する。第2層間絶縁膜407は開口部405、406を塞ぐ効果も果たしている。さらに、有機EL層127及び陰極128を形成してEL素子が完成する。有機EL層127及び陰極128の材料、構造もしくは形成方法に関しては実施の形態の説明を参照すれば良い。

【0048】次に、図5(B)に示すように、第1接着剤(本実施例ではエポキシ樹脂)129により固定基板130を貼り合わせる。また、本実施例では固定基板130としてプラスチック基板を用いる。これよりEL素子を完全に大気から遮断することができる。

【0049】次に、開口部402、403の底部にて接着された素子形成基板101と第1層間絶縁膜404とを分離する。この工程は機械的に行っても良いし、加熱処理を行って分離することも可能である。

【0050】素子形成基板101と第1層間絶縁膜404とを分離したら、第2接着剤131を用いて貼り合わせ基板132を貼り合わせる。本実施例では第2接着剤131としてポリイミド膜を用い、貼り合わせ基板132としてプラスチック基板を用いる。このように固定基板130と貼り合わせ基板132を同一材料とすると熱膨張係数が等しくなるので、温度変化による応力歪みの影響を受けにくくすることができる。

【0051】本実施の形態により作製されたEL表示装置は、フォトリソグラフィに必要なマスク枚数がトータルで6枚と非常に少なく、高い歩留まりと低い製造コストを達成することができる。また、こうして形成されたEL表示装置は、プラスチック支持体の耐熱性に制限されることなく形成されたTFTを半導体素子として用いることができるので非常に高性能なものとするができる。

【0052】〔実施例2〕発明の実施の形態もしくは実施例1において、ゲート電極を形成するところまでの作製工程として本出願人による特開平9-312260号公報、特開平10-247735号公報、特開平10-270363号公報もしくは特開平11-191628

号公報のいずれかに記載の発明を用いることは有効である。

【0053】上記公報に記載された技術はいずれも非常に高い結晶性を有する結晶質シリコン膜を形成するための技術であり、これらの技術を用いることで高性能なTFTを形成することが可能である。これらの技術はいずれも550℃以上の加熱処理を含むが、本発明の技術を用いることで、素子形成基板として耐熱性の低いプラスチック支持体を用いることが可能となる。

10 【0054】なお、本実施例の構成は、発明の実施の形態もしくは実施例1の構成と自由に組み合わせて実施することが可能である。

【0055】〔実施例3〕本実施例では本発明を液晶表示装置に用いた場合の例について説明する。説明には図7を用いる。

【0056】図7(A)において、701はガラスからなる素子形成基板、702は非晶質シリコンからなる剥離層、703は窒化酸化シリコンからなる絶縁膜、704は画素TFTである。画素TFT704は発明の実施の形態に説明した工程に従って作製されたpチャネル型TFTであり、本実施例では液晶に加えられる電圧を制御するためのスイッチング素子として用いる。また、705は画素TFT704に電気的に接続された透明導電膜からなる画素電極である。

【0057】以上に説明した構造までは発明の実施の形態で説明した作製工程に従えば良い。勿論、TFTの構造はボトムゲート型であっても良いし、TFTの作製工程は発明の実施の形態で説明した工程に限定する必要はない。

30 【0058】画素TFT704及び画素電極705を形成したら、樹脂からなる配向膜706を形成する。配向膜706は印刷法により形成すれば良い。また、膜厚は60nmとする。

【0059】次に、プラスチックフィルムからなる対向基板707を用意し、その上にチタンからなる遮光膜708を120nmの厚さに、透明導電膜からなる対向電極709を110nmの厚さに形成する。その上には配向膜710を60nmの厚さに形成する。

40 【0060】次に、素子形成基板側の配向膜706の上にシール剤(図示せず)をディスペンサー等の手段により形成し、素子形成基板側の配向膜706と対向基板側の配向膜710とを向かい合わせて貼り合わせ、加圧プレスして接着する。さらに、シール材に囲まれた領域に真空注入法を用いて液晶711を注入し、シール材の注入口を樹脂で塞いで液晶セルを完成させる。これらの工程は公知の液晶セルの作製工程を実施すれば良い。

50 【0061】このとき、図示しないシール材としてはポリイミド、アクリルもしくはエポキシ樹脂を用いるが、後に剥離層702をエッチングする際に選択比を確保しうる材料を用いることが必要である。このシール剤は図

2 (A) の第1接着剤129と同様の役割を果たす。

【0062】次に、図7 (B) に示すように、フッ化ハロゲンを含むガス中に液晶セル全体を晒し、剥離層702をエッチングする。本実施例ではフッ化ハロゲンとして三フッ化塩素を用い、希釈ガスとしてアルゴンを用いる。なお、本実施例では剥離層が素子形成基板701で覆われた状態で処理を行うため剥離層702の露呈面から徐々にエッチングされる。

【0063】こうして最終的には剥離層702が完全に除去され、窒化酸化シリコンからなる絶縁膜703が露呈する。このとき、対向基板707が素子の形状を固定する固定基板として機能する。

【0064】最後に、アクリル膜から第2接着剤712を用いて貼り合わせ基板713を接着する。本実施例では、貼り合わせ基板713としてプラスチックフィルムを用いる。勿論、プラスチック基板を用いても構わない。

【0065】以上のように、本発明を液晶表示装置に用いる場合は液晶の注入工程までを完了させて一旦液晶表示装置を完成させ、その後に対向基板を固定基板として利用しつつ剥離層の除去工程を行うことができる。そのため、特に煩雑な工程を増やすことなく、高性能なTFTをプラスチック支持体の上に形成できる。

【0066】なお、実施例1で説明した方法により液晶を注入する前に素子形成基板と貼り合わせ基板とを張り替えることも可能である。その場合、実施例1の構成と本実施例の構成とを組み合わせれば容易に実施することができる。また、実施例2の構成を組み合わせても構わない。

【0067】〔実施例4〕本実施例では本発明を単純マトリクス型EL表示装置に用いた場合の例について説明する。説明には図8を用いる。

【0068】図8 (A) において、801はガラスからなる素子形成基板、802は非晶質シリコンからなる剥離層、803は窒化酸化シリコンからなる絶縁膜、804は第1ストライプ電極であり、本実施例では透明導電膜からなる陽極である。この陽極804は紙面と平行な方向にストライプ状に複数本形成されている。

【0069】第1ストライプ電極804上には素子分離用絶縁膜805及び樹脂膜からなるバンク806がストライプ状に複数本形成される。これらは前述の第1ストライプ電極804と直交するように形成される。こうして素子分離用絶縁膜805及び樹脂膜からなるバンク806を形成したら、有機EL層807、第2ストライプ電極（本実施例では金属膜からなる陰極）808を蒸着法により形成する。第2ストライプ電極808はバンク806によってストライプ状に分離されて形成されるため、第1ストライプ電極804と直交するように形成される。

【0070】この時、第1ストライプ電極（ここでは陽

極）804、有機EL層807及び第2ストライプ電極（ここでは陰極）808で形成されるコンデンサがEL素子となる。勿論、第1ストライプ電極804、有機EL層807及び第2ストライプ電極808の形成方法もしくは形成材料は公知のものを用いることができる。

【0071】EL素子が形成されたら、第1接着剤（本実施例ではアクリル）809を用いてプラスチックフィルム810を接着する。こうしてEL素子が完全に大気から遮断された状態とすることができる。

【0072】次に、EL素子の形成された基板を、三フッ化塩素ガスを含む窒素雰囲気中に晒し、剥離層802をエッチングして除去する。そして、EL素子と素子形成基板801とを分離させる。

【0073】次に、第2接着剤811を用いて貼り合わせ基板812を接着する。本実施例では第2接着剤811としてポリイミド膜を用い、貼り合わせ基板812としてプラスチックフィルムを用いる。

【0074】本実施の形態により作製されたEL表示装置は、フォトリソグラフィに必要なマスク枚数がトータルで2枚と非常に少なく、高い歩留まりと低い製造コストを達成することができる。なお、本実施例の構成は実施例2と組み合わせて実施することも可能である。

【0075】〔実施例5〕本実施例では、貼り合わせ基板に予めカラーフィルタを設けて貼り合わせる場合について図9を用いて説明する。

【0076】まず、実施例2に従って図5 (A) の状態を得る。但し、本実施例では有機EL層127の代わりに白色発光の有機EL層901を形成する。具体的には、発光層として、特開平8-96959号公報または特開平9-63770号公報に記載された材料を用いれば良い。本実施例では発光層として1, 2-ジクロロメタンに、PVK（ポリビニルカルバゾール）、Bu-PBD（2-（4'-tert-ブチルフェニル）-5-（4''-ピフェニル）-1, 3, 4-オキサジアゾール）、クマリン6、DCM1（4-ジシアノメチレン-2-メチル-6-p-ジメチルアミノスチリル-4H-ピラン）、TPB（テトラフェニルプタジエン）、ナイルレッドを溶解したものを用いる。また、有機EL層901の上にはアルミニウムとリチウムとの合金膜からなる陰極902を形成する。

【0077】次に、図9 (B) に示すように、第1接着剤（本実施例ではポリイミド膜）903を用いて固定基板（本実施例ではプラスチックフィルム）904を貼り合わせる。そして、素子形成基板101を分離する。

【0078】次に、図9 (C) に示すように、赤色に対応するカラーフィルタ905、緑色に対応するカラーフィルタ906及び青色に対応するカラーフィルタ907を設けた貼り合わせ基板（本実施例ではプラスチックフィルム）を、第2接着剤（本実施例ではエポキシ樹脂）909を用いて貼り合わせる。

【0079】このとき、各カラーフィルタはスピンコート法とフォトリソグラフィ技術との組み合わせもしくは印刷法を用いて形成することができるため、問題なくプラスチックフィルム上に形成することができる。また、素子形成基板上にカラーフィルタを形成する場合に比べて、歩留まりの向上が期待できる。

【0080】なお、本実施例の構成は、発明の実施の形態もしくは実施例1～4の構成と自由に組み合わせて実施することが可能である。

【0081】〔実施例6〕本発明において、固定基板及び／又は貼り合わせ基板の片面もしくは両面にDLC（ダイヤモンドライクカーボン）膜を形成しておくことは有効である。但し、膜厚が厚すぎると透過率が落ちるので、50nm以下（好ましくは10～20nm）とすると良い。

【0082】DLC膜の特徴としては、 1550 cm^{-1} くらいに非対称のピークを有し、 1300 cm^{-1} くらいに肩をもつラマンスペクトル分布を有する。また、微小硬度計で測定した時に15～25Paの硬度を示すという特徴をもつ。

【0083】DLC膜はプラスチック支持体に比べて硬度が大きく、熱伝導率も大きいので、表面保護のための保護膜として設けておくことが有効である。

【0084】従って、プラスチック支持体を貼り付ける前に予めDLC膜を成膜しておいて貼り付けるか、プラスチック支持体を貼り付けた後にDLC膜を成膜することも可能である。いずれにしてもDLC膜の成膜はスパッタ法もしくはECRプラズマCVD法を用いれば良い。

【0085】なお、本実施例の構成は実施例1～5のいずれの構成とも自由に組み合わせて実施することが可能

である。

【0086】〔実施例7〕実施例1、2、4～6ではEL素子を用いた表示装置を例にして説明してきたが、本発明はEC（エレクトロクロミクス）表示装置、フィールドエミッションディスプレイ（FED）または半導体を用いた発光ダイオードを有する表示装置に用いることも可能である。

【0087】

【発明の効果】本発明では、半導体素子の作製過程においてプラスチックよりも耐熱性の高い基板（素子形成基板）を用いるため、電気特性の高い半導体素子を作製することができる。さらに、半導体素子及び発光素子を形成した後で前記素子形成基板を剥離し、プラスチック支持体を貼り合わせる。

【0088】そのため、プラスチック支持体を支持基板とし、且つ、高性能な表示装置を作製することが可能となる。また、支持基板がプラスチックであるため、フレキシブルな表示装置にすることもでき、且つ、軽量な表示装置とすることが可能である。

20 【図面の簡単な説明】

【図1】 EL表示装置の作製工程を示す図。

【図2】 EL表示装置の作製工程を示す図。

【図3】 EL表示装置の上面構造及び回路構成を示す図。

【図4】 EL表示装置の作製工程を示す図。

【図5】 EL表示装置の作製工程を示す図。

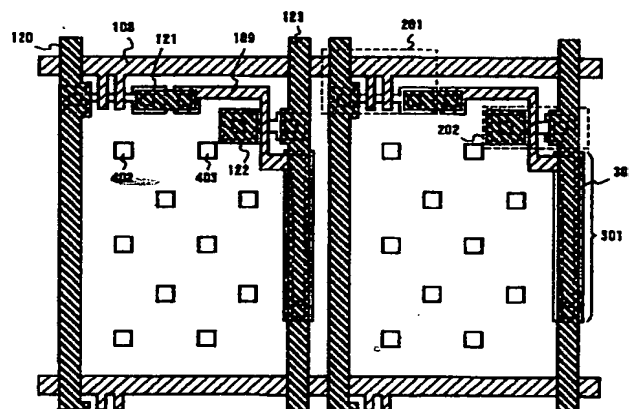
【図6】 EL表示装置の上面構造を示す図。

【図7】 液晶表示装置の作製工程を示す図。

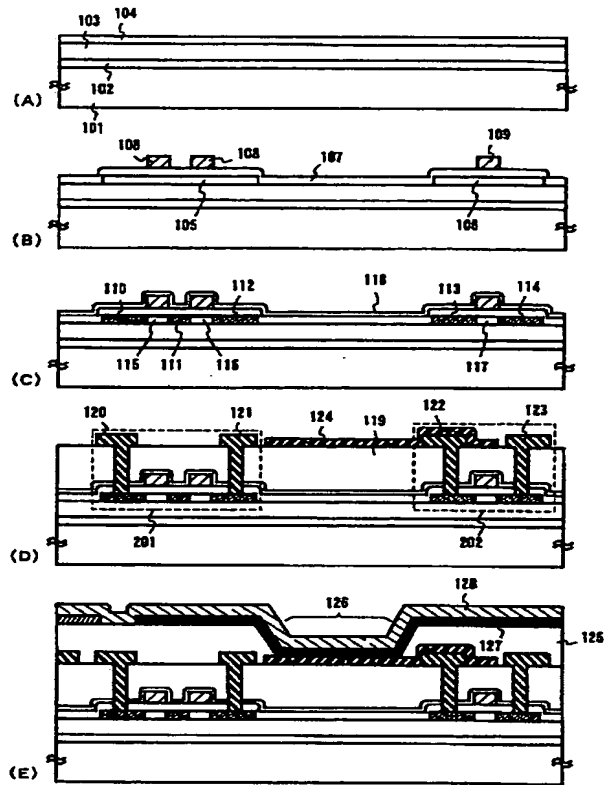
【図8】 EL表示装置の作製工程を示す図。

【図9】 EL表示装置の作製工程を示す図。

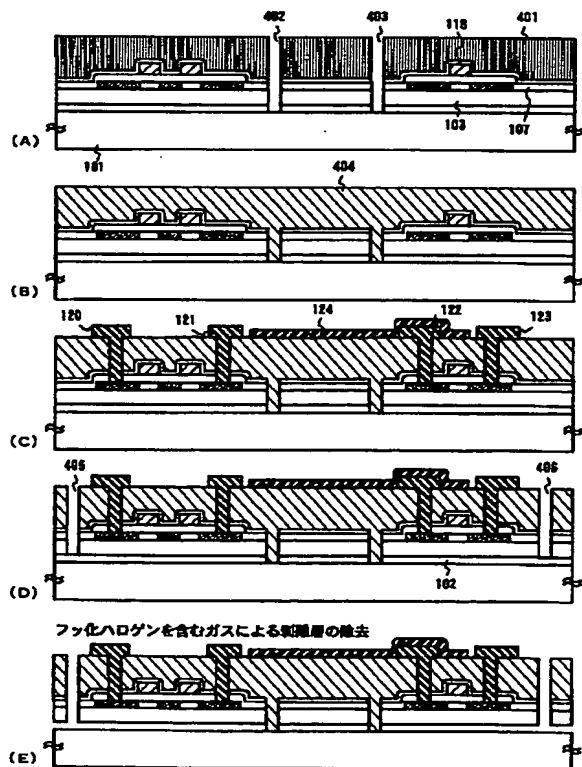
【図6】



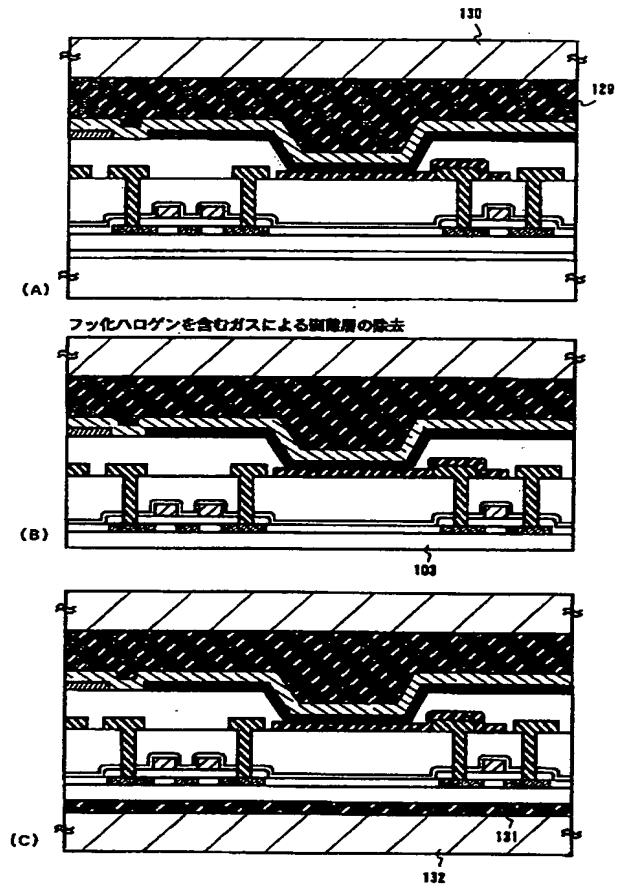
【図 1】



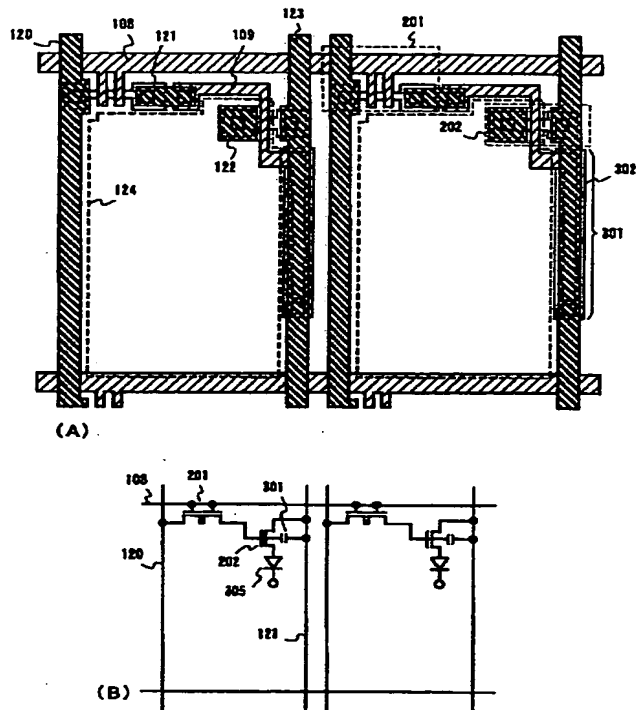
【図 4】



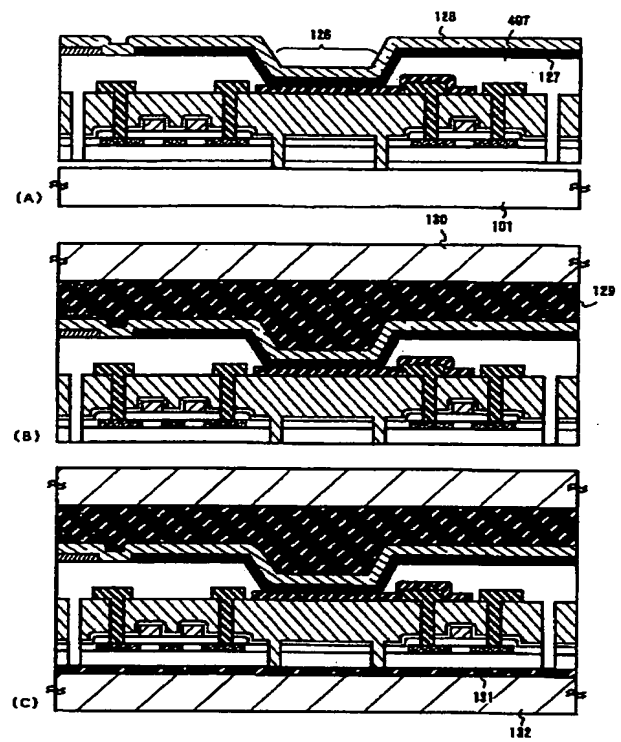
【図 2】



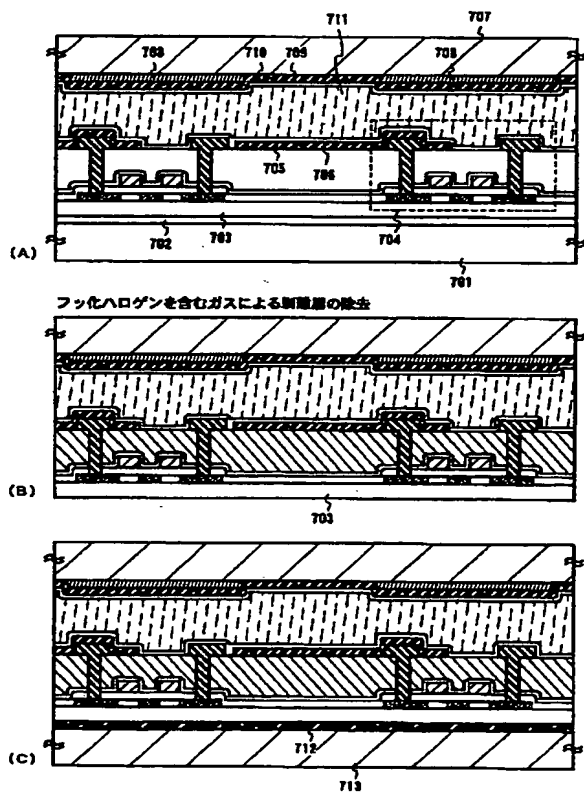
【図 3】



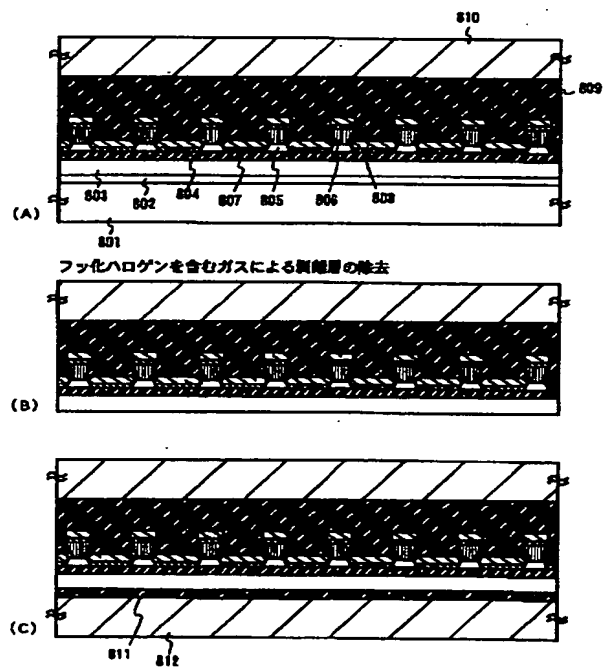
【図 5】



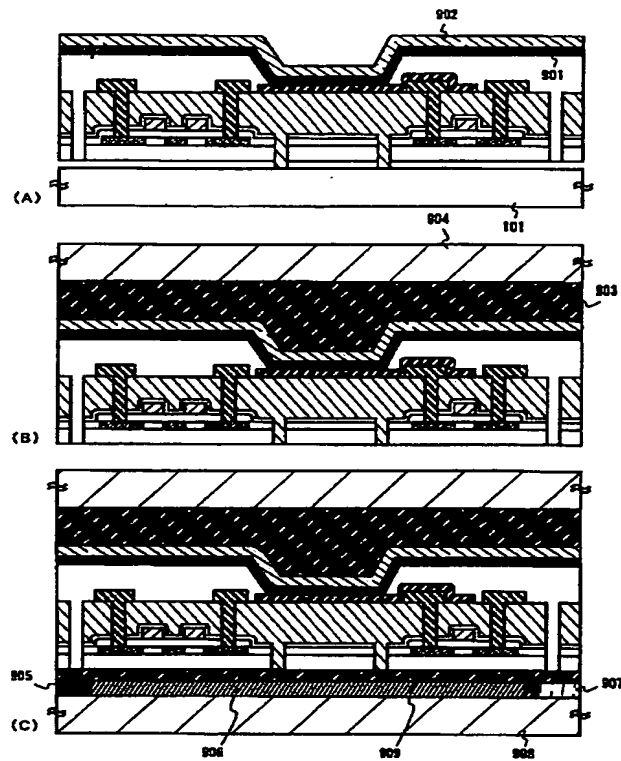
【図 7】



【図 8】



【図 9】



フロントページの続き

(51) Int. Cl.⁷

H 0 1 L 21/336

H 0 5 B 33/14

識別記号

F I

H 0 1 L 29/78

テマコード (参考)

6 2 6 C

6 2 7 D